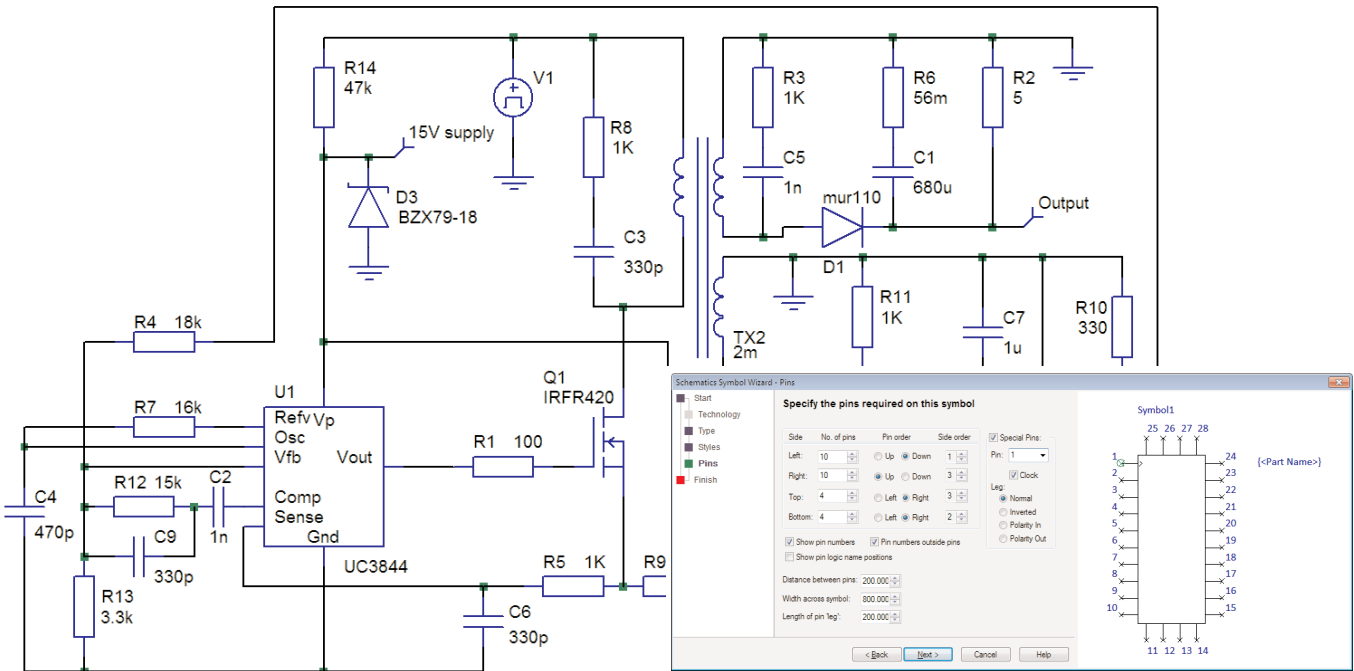


Tworzenie przejrzystych i zwartych schematów



Łatwe w użyciu środowisko projektowania Pulsonix pozwala na tworzenie klarownych i zwartych schematów. Nie posiada ono skomplikowanego menu i rozkazów do nawigacji, w zamian oferuje intuicyjne rozwiązania interfejsu graficznego oparte o niezależne okna graficzne.

Sprawdzanie reguł elektrycznych

Sprawdzanie reguł elektrycznych (ang. electrical rules checking (ERC)) jest dostępne bezpośrednio podczas projektowania (on-line), jak również w trybie wsadowym (batch) gdzie wykorzystywane jest do sprawdzenia czy reguły połączeń elektrycznych są spełnione w całym procesie projektowania obwodu. Wszystkie przekroczenia i błędy dotyczące reguł elektrycznych ERC są natychmiast prezentowane projektantowi umożliwiając tym samym natychmiastowe wprowadzanie korekt.

Proste oraz wielopoziomowe Projekty hierarchiczne

Pulsonix oferuje możliwość tworzenia projektów hierarchicznych: rozbijania bloków na elementy funkcjonalne, co pozwala na zdefiniowanie szczegółów każdego elementu i projekt „bottom-up - od dołu do góry”. Funkcja ta ułatwia wielokrotne użycie typowych elementów obwodów jako pre-definiowane bloki do tworzenia projektu.

Szybkie znajdowanie obiektów pomiędzy schematem i PCB

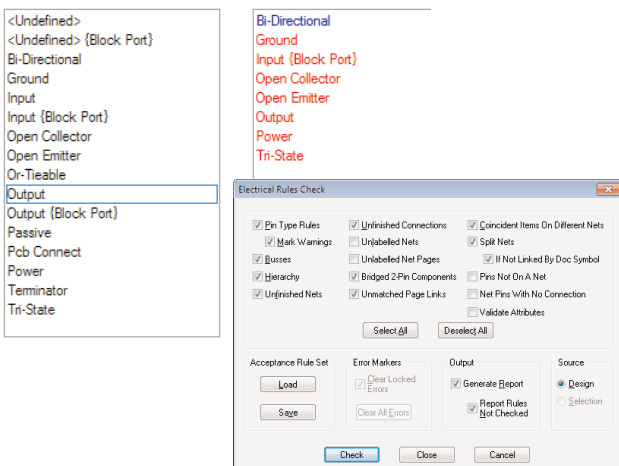
Projektant ma możliwość sprawdzenia w obu kierunkach elementów projektu pomiędzy schematem i projektem PCB. Kliknięcie na element lub połączenie w schemacie, powoduje natychmiastowe podświetlenie tego obiektu w projekcie PCB, jak również kliknięcie na footprint lub na ścieżkę w projekcie PCB pozwala na podświetlenie tego elementu na schemacie projektu.

Szkiece połączeń

Interaktywne prowadzenie połączeń na schemacie pozwala projektantowi na wskazywanie w jaki sposób dane połączenie elektryczne ma być realizowane. Wykorzystanie funkcji łączenia punktu z punktem i trybu szkicowania ścieżek powoduje, że dokonywanie połączeń na schemacie jest łatwe i szybkie.

Przekazywanie informacji pomiędzy schematem i projektem PCB

W zależności od przebiegu procesu projektowego możliwe jest przesyłanie zmian w projekcie schematu i ECO's (ang. Engineering change orders) na poziomie projektu płytki obwodu drukowanego lub też odwrotnie, dokonywanie zmian na poziomie obwodu drukowanego PCB i przekazanie ich z powrotem do schematu



Graficzny kreator umożliwia szybkie tworzenie nowo symboli schematycznych

